

提出日：2017 年 1 月 7 日（代講日）

問題 1

教科書 p.104 演習問題 1)

問題 2

次の用語を使って、命令読み出し過程の処理手順を説明せよ。

[MAR、MDR、PC、IR、アドレスバス、データバス、コントロールバス]

問題 3

教科書 p.104 演習問題 3)

問題訂正(3) LD GR1, 100, GR2 ただし、GR2 = 50 とする。

問題 4

正分岐命令「JPL 50」は、どのフラグがどのような値のとき、どのレジスタをどのような値に書き換えるのか説明せよ。

問題 5

教科書 p.102 表 5.4 のプログラムについて次の設問に答えよ。

- ① KEI 番地に書き込まれる値を答えよ。
- ② 4 行目の「LAD GR3, 0」を「LAD GR3, 3」に変更した場合、KEI 番地に書き込まれる値を答えよ。また、その理由を説明せよ。

問題 6

主記憶装置の 100 番地と 101 番地に格納されている数値のうち小さい方の値を 103 番地へ書き込むアセンブリ言語プログラムを書け。

- これまでの講義内容についての感想等